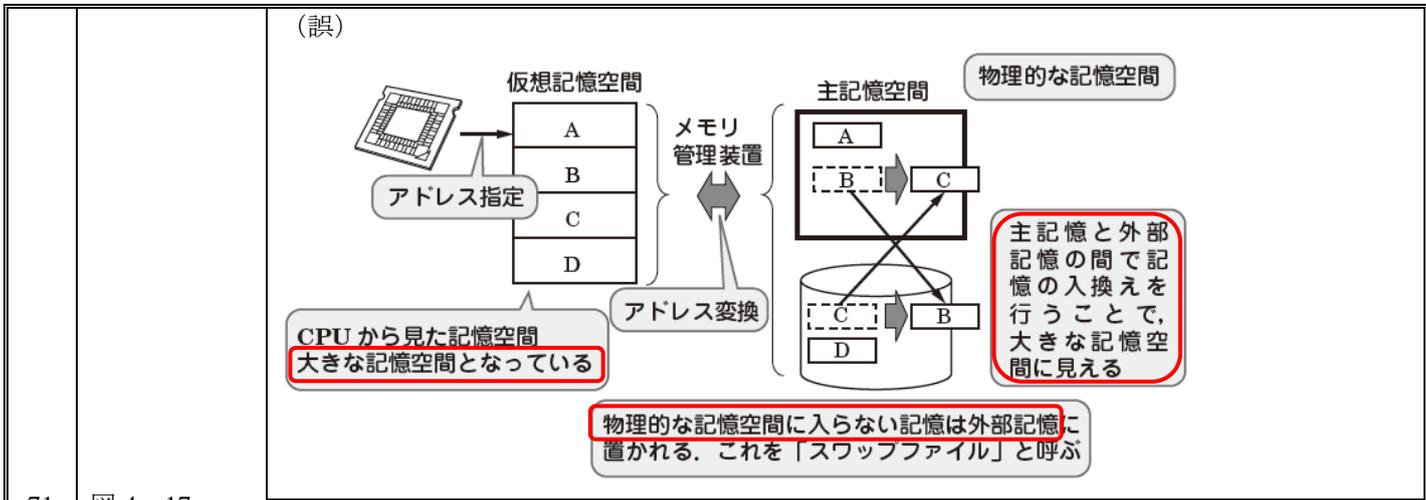
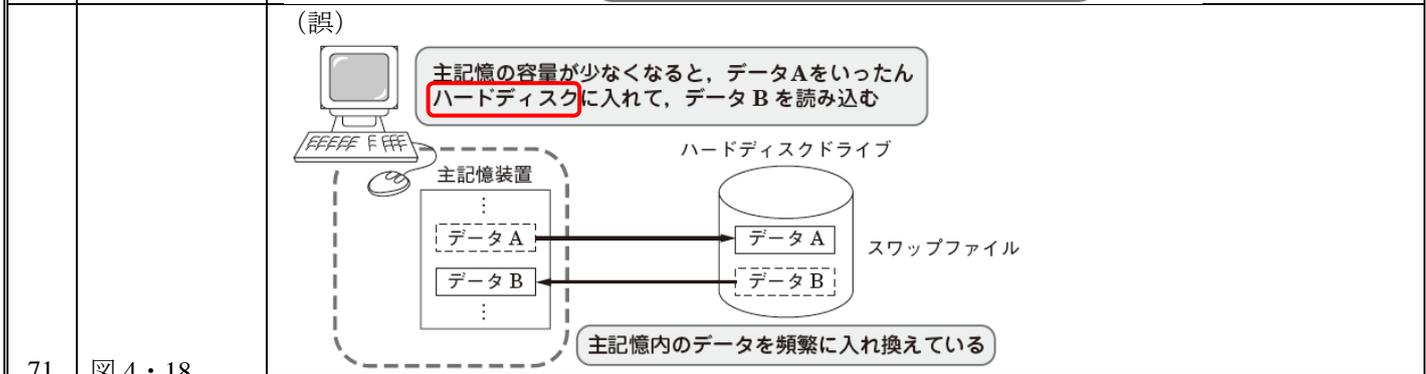
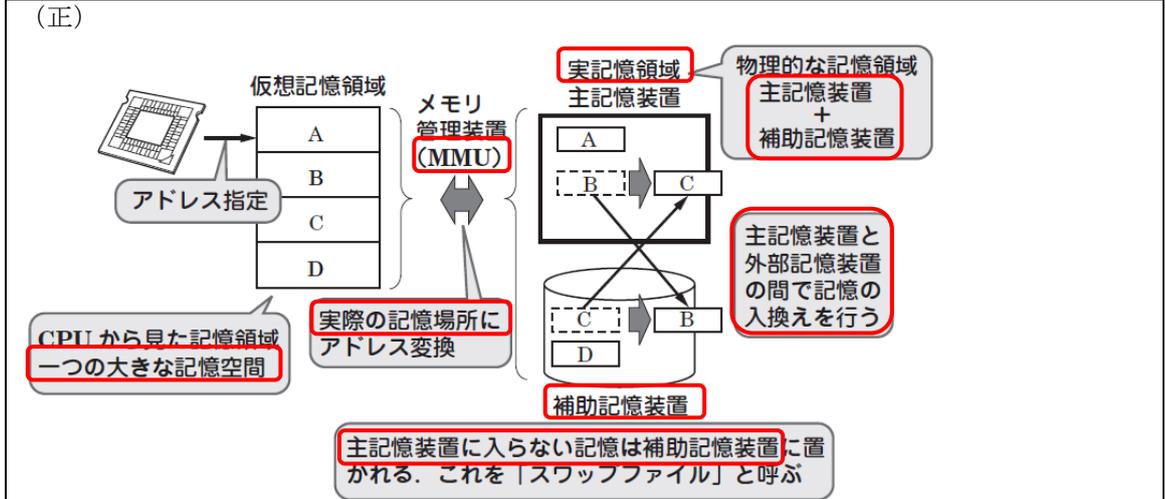


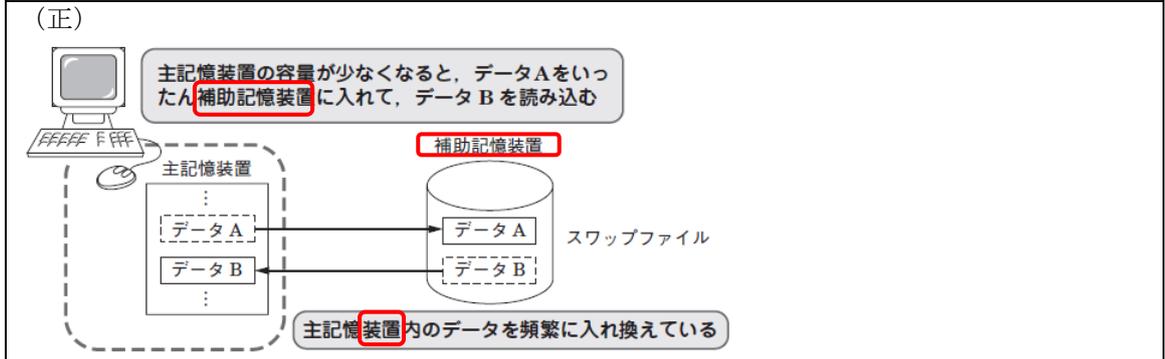
頁	行	誤	正						
6	5, 7, 14 行目 など	外部記憶装置	補助記憶装置						
6	下から 5 行目	アプリケーションプログラム	アプリケーション (応用) プログラム						
7	図 1・11 キャプション	図 1・11 いろいろな外部記憶装置	図 1・11 いろいろな補助記憶装置						
8	3 行目	応用プログラム	アプリケーション (応用) ソフトウェアや単に アプリケーション						
36	2 行目	パリティビットを付加して誤り検出を行い	パリティビットを付加して, 誤り検出が可能な パリティ検査符号を作り						
36	4 行目	ASCII コードの先頭に	ASCII コードの先頭または末尾に						
36	6 行目	‘C’ に	‘C’ について, 先頭に						
39	6, 下から 8, 7 行目	論理数学	数理論理学						
42	11 行目	によって提唱された論理数学の一つで…	によって提唱された代数系で…						
52	9 行目	セクタ回路の応用例として図 3・31 の 2^n 乗 のセクタ回路…	セクタ回路の一般形として図 3・31 の 2^n 入力 セクタ回路…						
54	図 3・30	出力 <table border="1" style="margin-left: auto; margin-right: auto;"> <tr><td>S_{out}</td></tr> <tr><td>0</td></tr> <tr><td>1</td></tr> </table>	S_{out}	0	1	出力 <table border="1" style="margin-left: auto; margin-right: auto;"> <tr><td>S_{out}</td></tr> <tr><td>A</td></tr> <tr><td>B</td></tr> </table>	S_{out}	A	B
S_{out}									
0									
1									
S_{out}									
A									
B									
54	図 3・31								
57	図 3・39								
57	図 3・40	④制御信号の出力	③制御信号の出力						
62	演習問題【2】 表 3.1	$z = x \cdot y + x$	$z = x \cdot y + \bar{x}$						
63	図 4・2	主記憶 外部記憶	主記憶装置 補助記憶装置						
66	6 行目	EEPROM (Electric Erasable ROM)	EEPROM (Electric Erasable Programmable ROM)						
66	下から 3 行目	外部記憶を構成する装置	補助記憶装置						

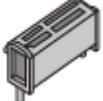
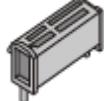


71 図 4・17



71 図 4・18



79	図 4・31 (c)	 ×2	 ×1
84	下から 9, 8 行目	BL-Disk	BD
122	下から 3 行目	応用ソフトウェア	アプリケーション (応用) ソフトウェアやアプリケーション (応用) プログラム
137	図 7・8 中央の図	5GHz 帯 (13 チャンネル)	5GHz 帯 (19 チャンネル)